

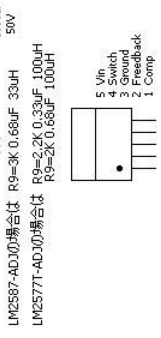
DOG NS-500 CPU v2

(C) NS企画

天体自動導入装置
DOG NS-500 CPU v2 回路図
(C) NS企画 <http://www.h6.dion.ne.jp/~mskikaku/>
2009.1/23

日圧製 82B-XH-A (○) 飛込
日圧製 XHP-3 (○) ノブ
日圧製 82B-XH-A (○) 飛込
日圧製 XHP-2 (○) ノブ

注意!



LM557-AD300場合は R9=2K 0.68uF 33uH
LM2577-AD300の場合は R9=2.2K 0.33uF 100uH
R9=2K 0.68uF 100uH

遅延時間(PH)=Cl * RL * [Ln Vcc/(Vcc-(Vscpu+0.2))] + 0.040 [ms]
=4.7*10*1.0986+0.040 = 51 [ms]

OFF12V 777

VOUT = 1.23V (1 + R11/R10)

22.5V

12V

12V

12V

12V

12V

12V

12V

12V

12V